

Preparazione ITk-kick-off meeting INFN-Cosenza

16 ottobre 2014

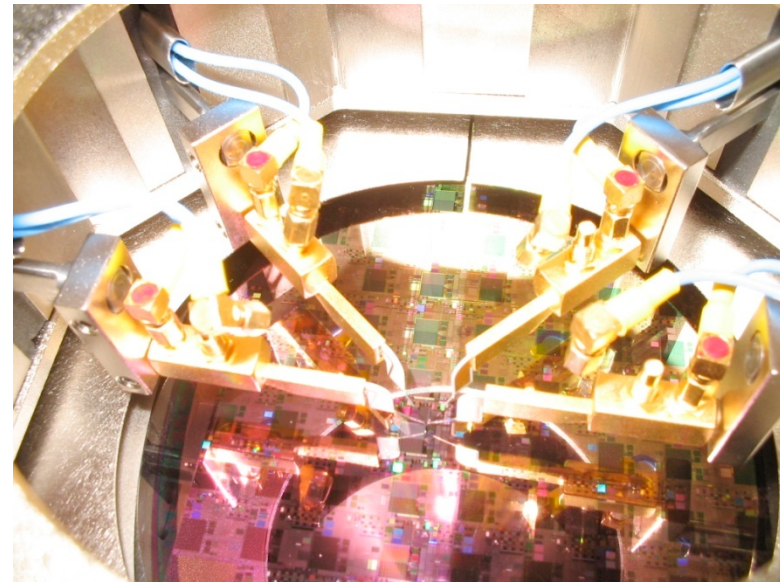
Nome e cognome	Ruolo	FTE
Anna Mastroberardino	RU	30% (Resp Loc)
Antonio Policicchio	Assegnista	30%
Daniela Salvatore	Assegnista	30%
Giuseppe Cocorullo *	PO	
Pasquale Corsonello *	PA	
Felice Crupi *	PA	
Marco Lanuzza *	RU	
Totale FTE		0.9

* Dipartimento di Elettronica, Informatica e Sistemistica (DEIS), Facoltà di Ingegneria, UNICAL

Infrastrutture e attività

Nanoelectronics and Microsystems Laboratory (NML)

- design of analog and digital integrated circuits
- modeling and simulation of semiconductor devices
- electrical and optical characterization of semiconductor devices
- design of electronic instrumentation
- data acquisition and elaboration



Infrastrutture e attività

Electrical characterization at wafer level

- Probe station: SUMMIT 11861B, Cascade with Temptronic thermal controller (-65 °C to 200 °C)
- Parameter analyzer: 4200-SCS, Keithley
- High-bandwidth oscilloscope: Wavemaster 8300A, LeCroy
- LCR meter, E4980A, Agilent
- Pulse pattern generator, 81104A, Agilent



Infrastrutture e attività

Simulation and design



- Synopsys, Cadence, Mentor Graphics, and HSPICE tools
- Access to fabrication facilities for several technology process from AustriaMicroSystems, STMicroelectronics, UMC

- **Scheda USBPIX**
- **Alimentatore Keithley 2410**

Strumentazione disponibile

- ✓ **ATTIVITA' IN CORSO:** upgrade del codice GNAM per il monitoring online di pixel ed IBL (supervisor Mapo Giordani, Udine).
- ✓ **COMPETENZE:** Scrittura algoritmi di trigger. Ricostruzione e simulazione geant4. Sviluppo di interfacce per elettronica di lettura. Progetto e sviluppo di sistemi di alimentazione per rivelatori al silicio per HEP.
- ✓ **INTERESSI:** simulazione, test sensori 3D.