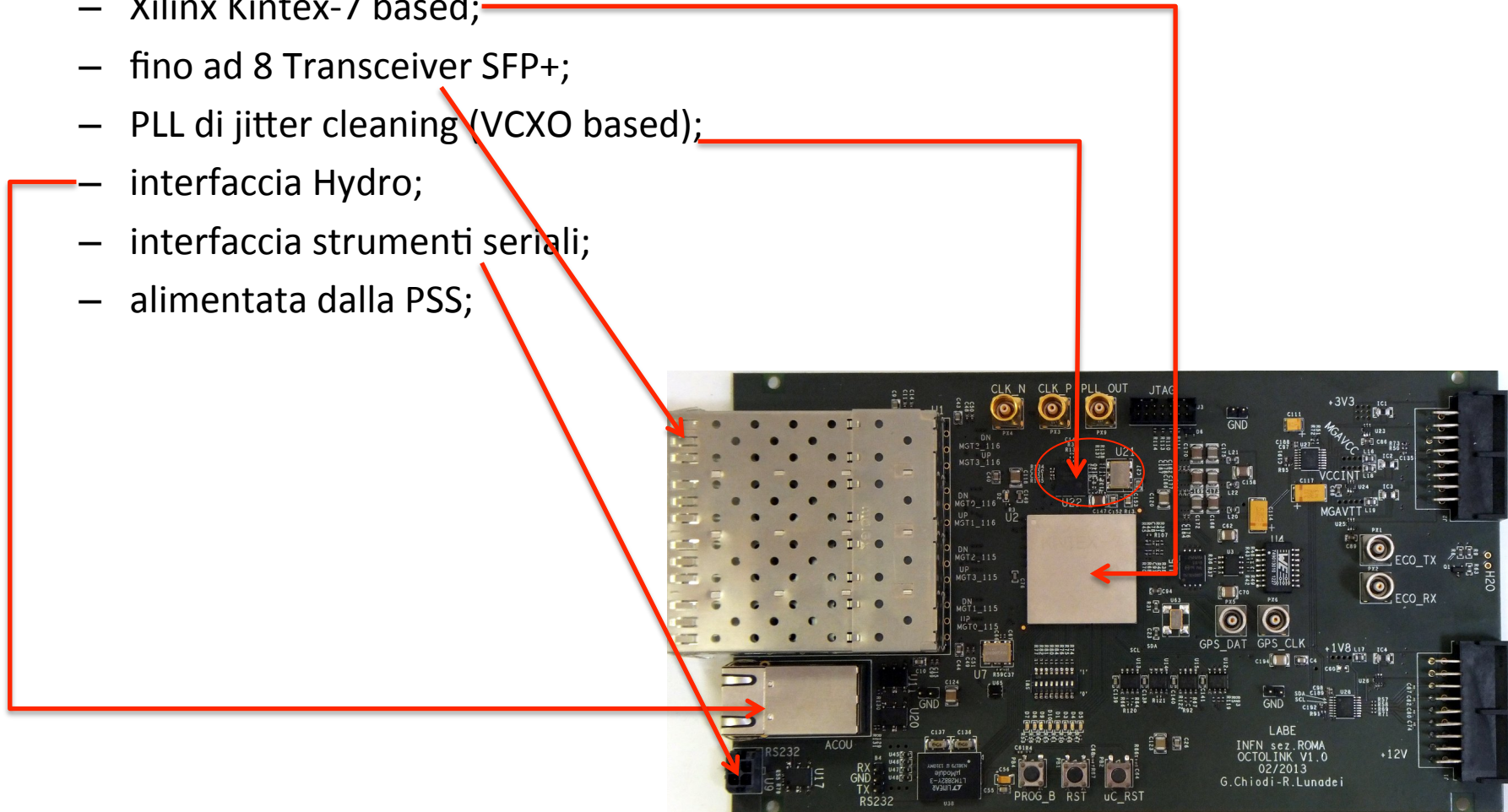


Stato Elettronica KM3NeT-IT

- Front End Module:
 - Release2 terminata: consegna prima settimana di agosto
- Floor Control Module:
 - Release2 pronta per la gara;
 - in ordine quanto prima;
- Power System Supply:
 - Release2 pronta per la gara;
- Bussola:
 - pronta;
- Power Control Switch:
 - Release2 pronta;

OctoLink

- La scheda e' arrivata il giorno 11 Luglio.
- Item principali:
 - Xilinx Kintex-7 based;
 - fino ad 8 Transceiver SFP+;
 - PLL di jitter cleaning (VCXO based);
 - interfaccia Hydro;
 - interfaccia strumenti seriali;
 - alimentata dalla PSS;



OctoLink: test

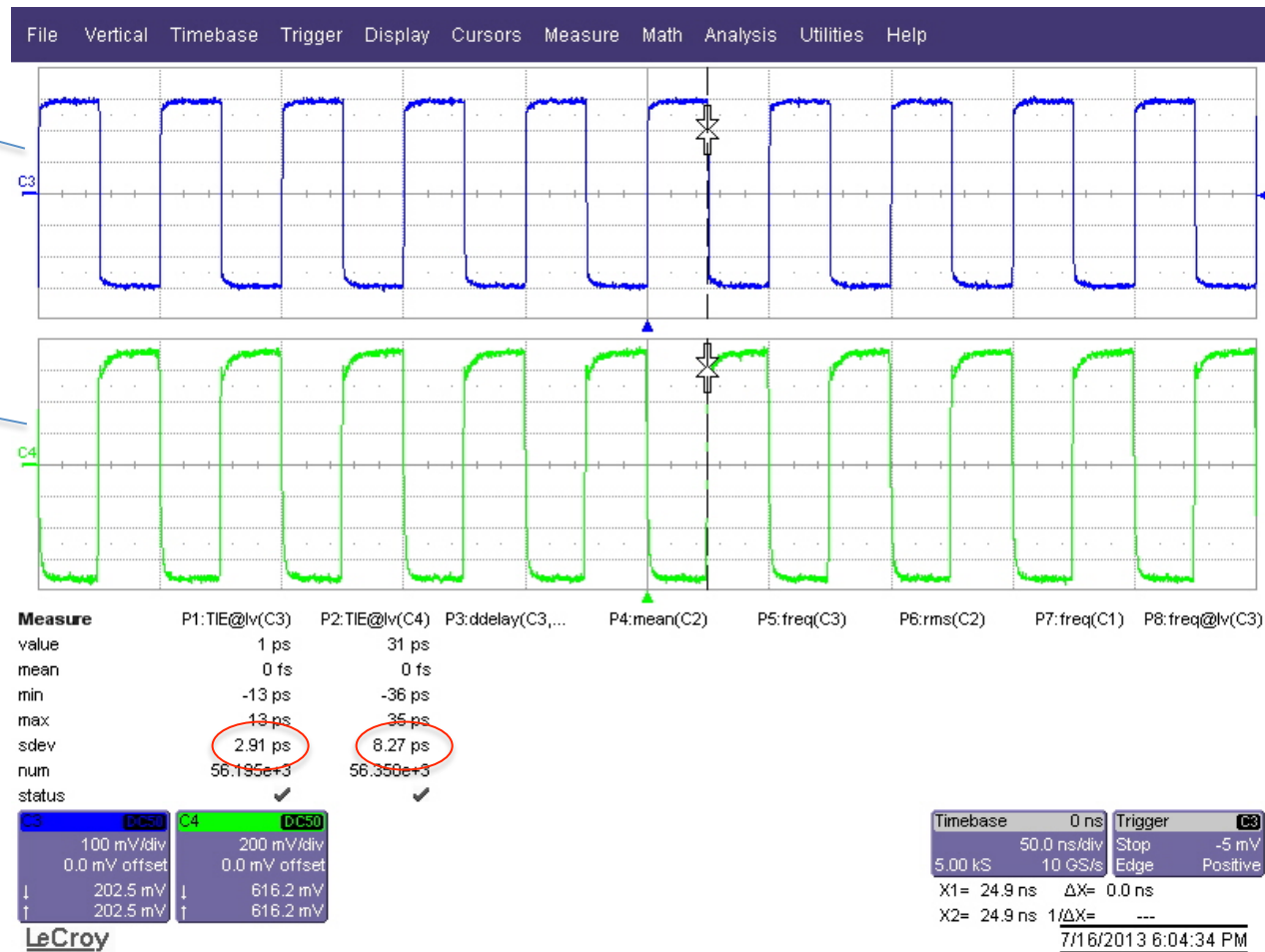
- E' stato scritto un FW di test con processore embedded e periferiche di controllo della scheda
- Primi risultati di debug:
 - Kintex-7: OK (!!!!)
 - FlashEPROM: OK (PowerUP ready)
 - RS232: OK
 - Led, ADC, Sensore H&T, DipSwitch, button: OK
 - PLL: OK
- Problemi:
 - un interruttore non si chiude;
 - standard su un driver LVDS;



OctoLink: Jitter Cleaning (1/2)

PLL CLK

Ref CLK



OctoLink: Jitter Cleaning (2/2)



OctoLink: Fixed Latency PLL

PLL CLK

Ref CLK

