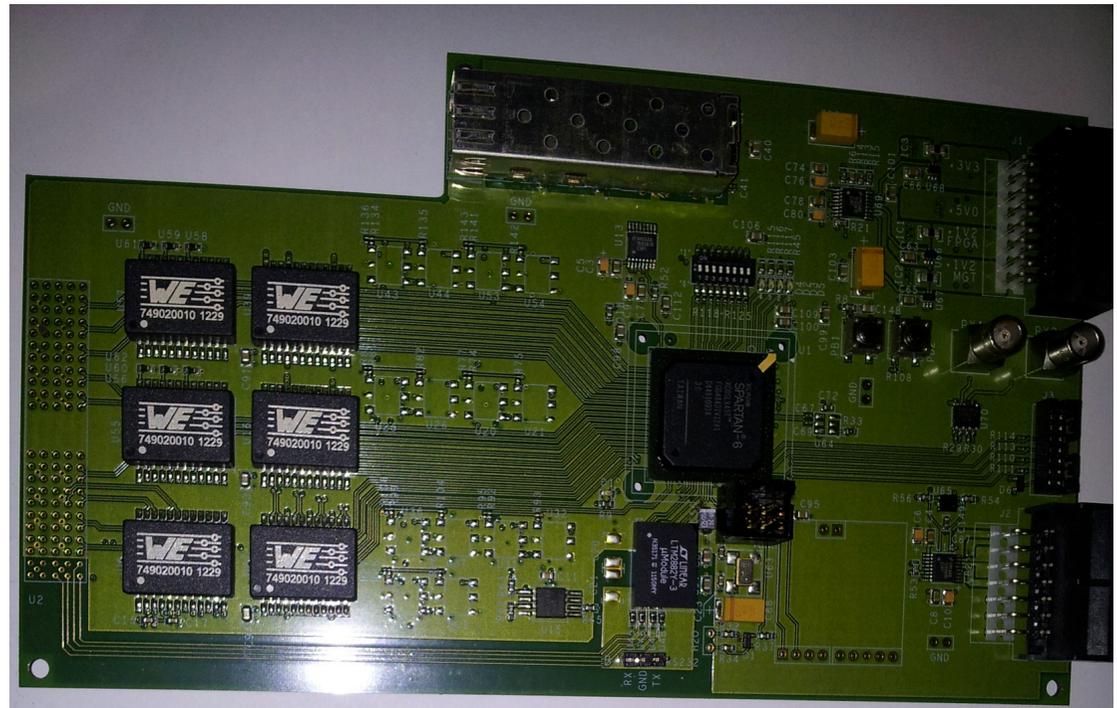


SC del17 gennaio: tempistica schede

- FCM: siamo in paziente attesa... fine gennaio?
- PSS: terza settimana di febbraio
 - gerber pronti entro 20 gennaio;
 - componenti già'acquisiti.
- PCB: fine febbraio
 - gerber pronti.
- ActiMux: fine febbraio
 - schemi pronti
 - routing parzialmente realizzato

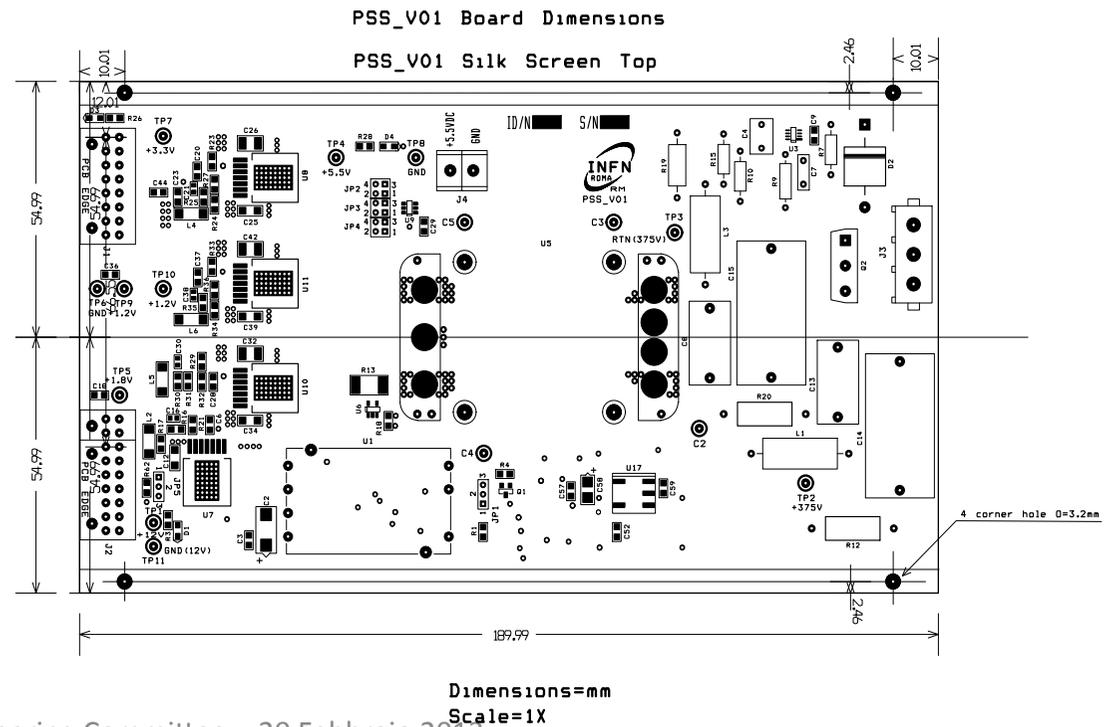
Floor Control Module

- Pronte... oggi, 20 febbraio!
- Firmware: pronto tutto il codice VHDL
 - debug da iniziare
- Software su processore embedded: realizzato codice di test
 - debug da iniziare



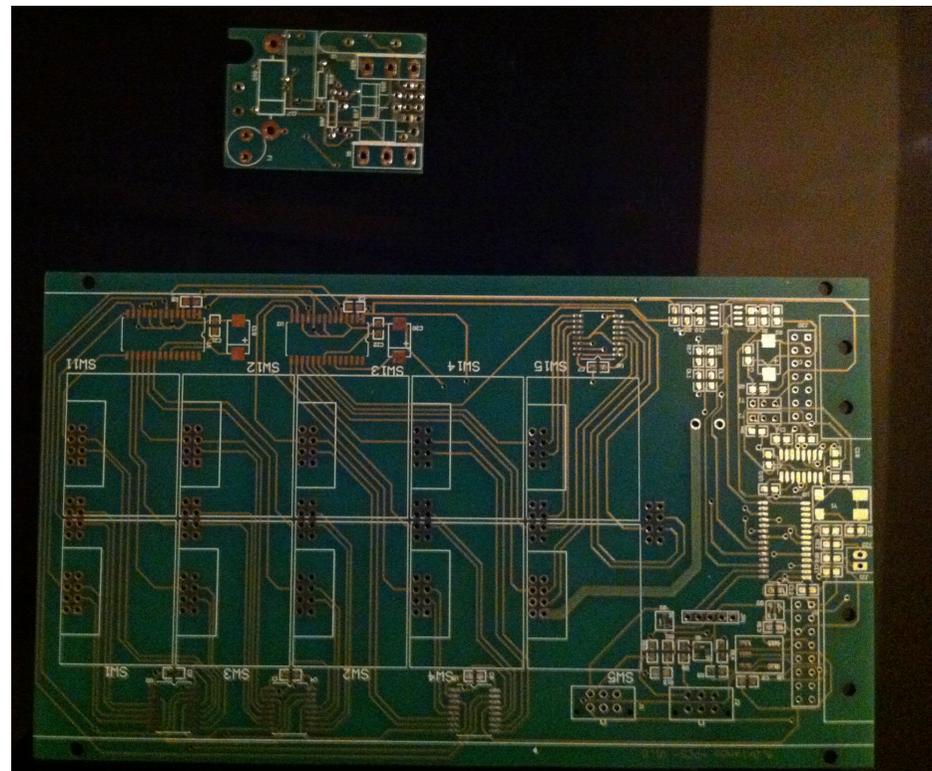
Power Supply System

- Consegna: venerdì 22 febbraio
 - necessita di solo debug HW
 - mantenuta la conversione 375V → 5V



Power Control Board

- Prototipi consegnati 8 febbraio
 - prime schede montate da Angelo Orlando
 - test con la PSS previsti per il 28 febbraio



ActiMux board

- Schemi terminati
- PCB completato per il 22 febbraio

TEST con APENet:

- Primo SW di test su scheda di sviluppo KC705
- La comunicazione tra Stratix IV e Kintex 7 e' stata provata fino a 2.5 Gb/s
 - prossimo passo: latenza fissa