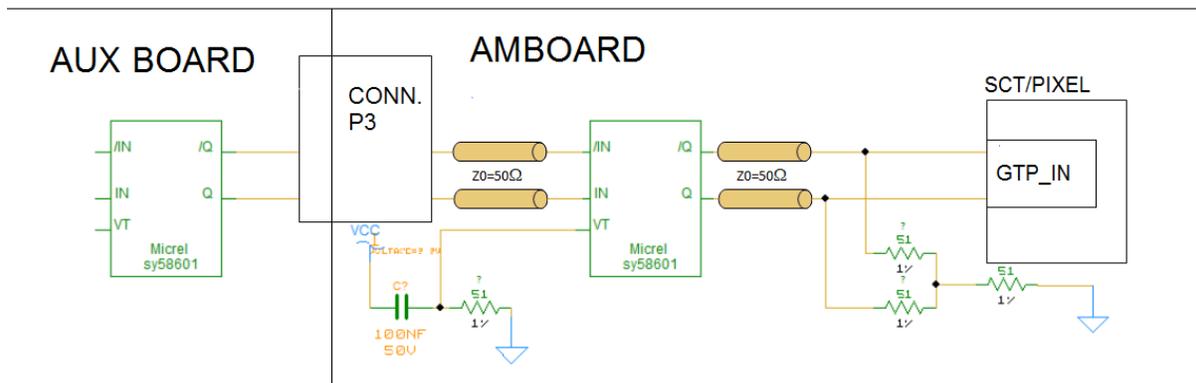


HIT da AUX verso AMBOARD

Com'è ora:



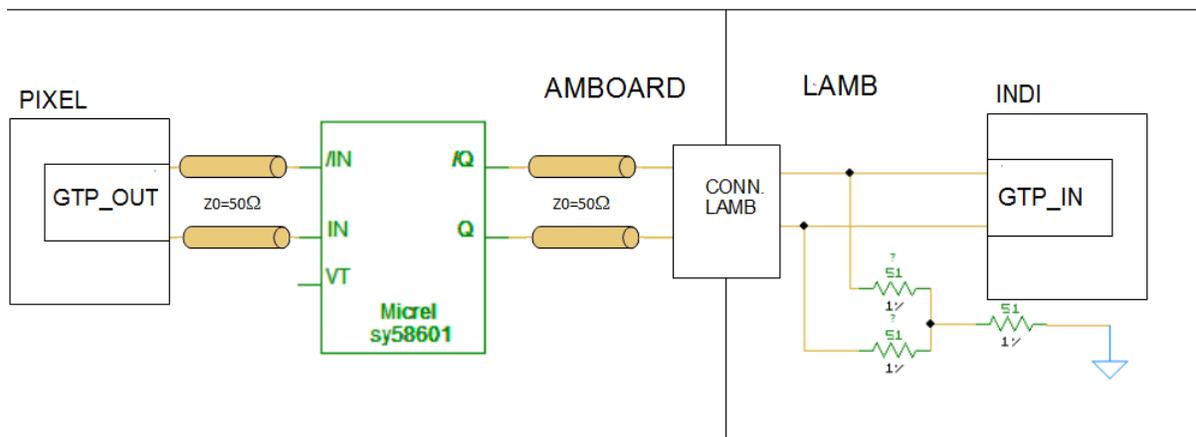
Questa configurazione sembra andar bene, dalle comunicazioni sembra che non ci siano problemi sulla consistenza dei dati a livello elettrico.

L'unico dubbio è sulla terminazione a stella in ingresso al GTP_IN, poiché anche dentro il receiver del GTP sono presenti le terminazioni (Vedi schema GTP_IN).

Funziona la decodifica dei bit fra AUX Board e SCT, ma non si riesce ad allineare i byte in arrivo ad SCT.

HIT da PIXEL verso INDI

Com'è ora:



Questa configurazione non è stata provata perché pixel destabilizzava la JTAG chain ed è stato tolto.

Un dubbio è sulla terminazione a stella in ingresso al GTP_IN, poiché anche dentro il receiver del GTP sono presenti le terminazioni (Vedi schema GTP_IN).

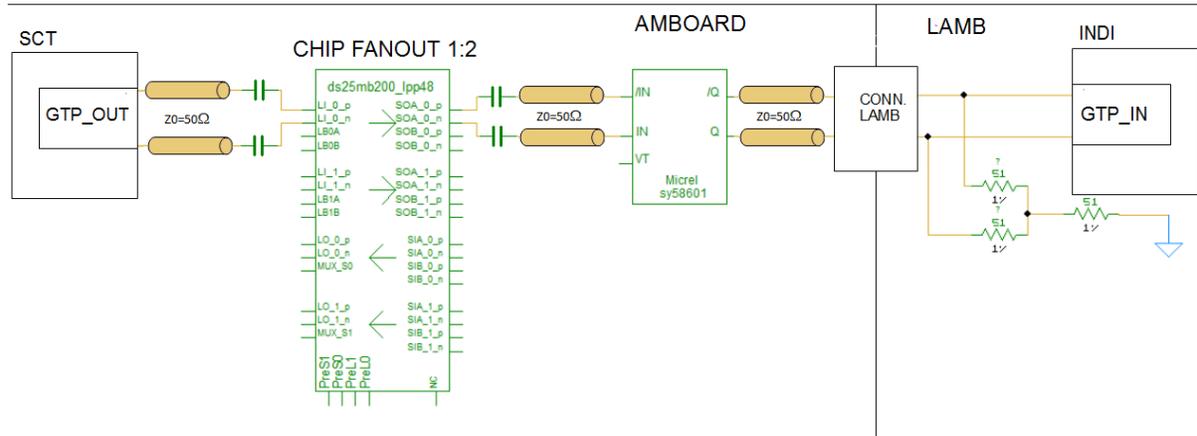
Un altro dubbio è sulle resistenze nello stadio trasmitter del GTP_OUT (Vedi schema GTP_OUT), quelle danno noia al micrel a valle?

Possiamo riprovare a mettere su il pixel per testarla spezzando la catena JTAG in due.

HIT da SCT verso INDI

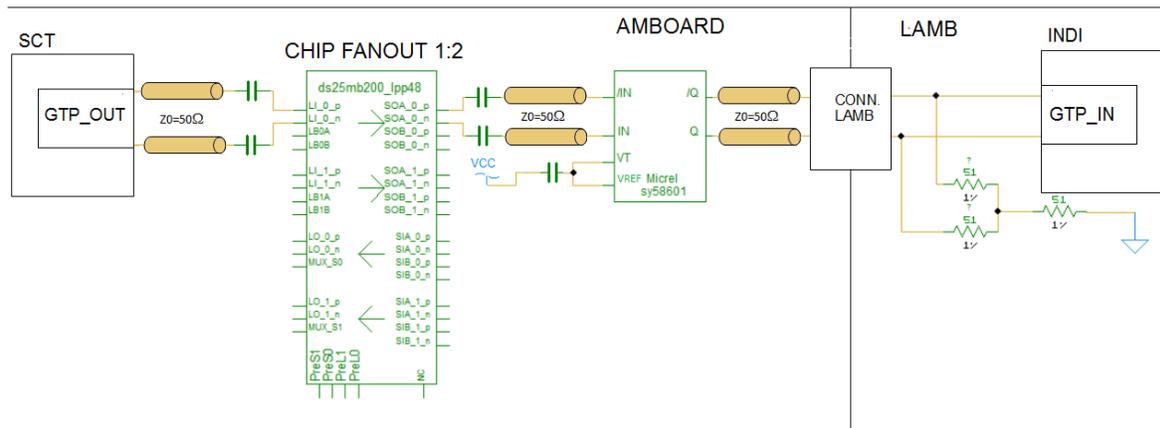
il chip di fanout DS25MB200 va accoppiato in AC.

Com'è stato patchato:



Andrà sistemato anche il micrel a valle del chip DS25MB200, la VT va messa come suggerito nel suo datasheet.

Com'è andrà sistemato:



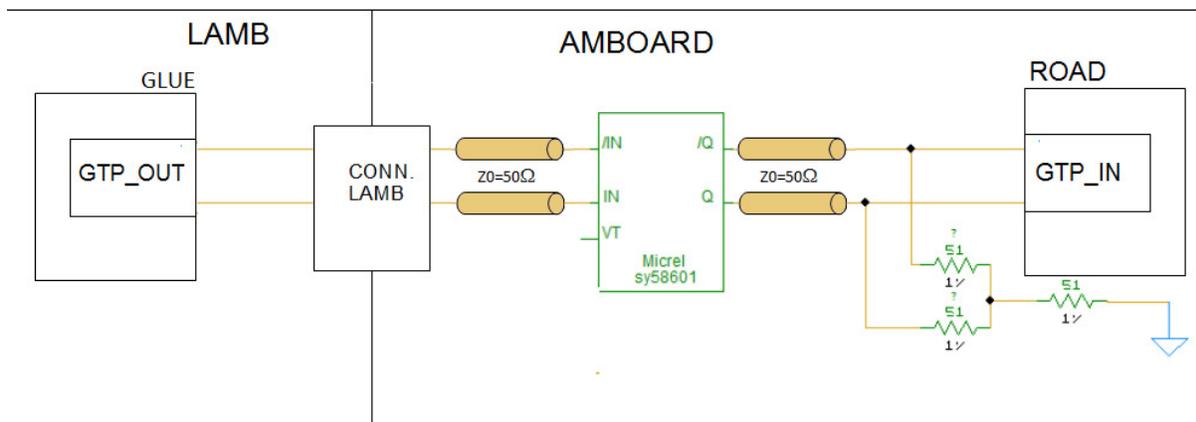
Sistemato l'accoppiamento del chip DS25MB200 rimangono i soliti dubbi:

Un dubbio è sulla terminazione a stella in ingresso al GTP_IN, poiché anche dentro il receiver del GTP sono presenti le terminazioni (Vedi schema GTP_IN).

ROAD da GLUE verso ROAD



Com'è ora:



Questa configurazione non è stata testata perché non andava il chip scope.

I dubbi sono sempre i soliti:

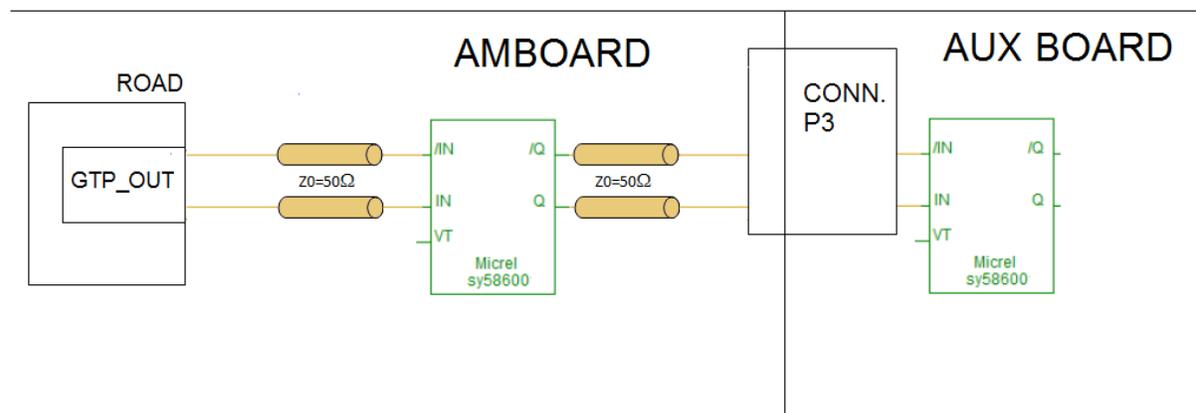
Un dubbio è sulla terminazione a stella in ingresso al GTP_IN, poiché anche dentro il receiver del GTP sono presenti le terminazioni (Vedi schema GTP_IN).

Un altro dubbio è sulle resistenze nello stadio trasmitter del GTP_OUT (Vedi schema GTP_OUT), quelle danno noia al micrel a valle?

ROAD da ROAD verso AUX



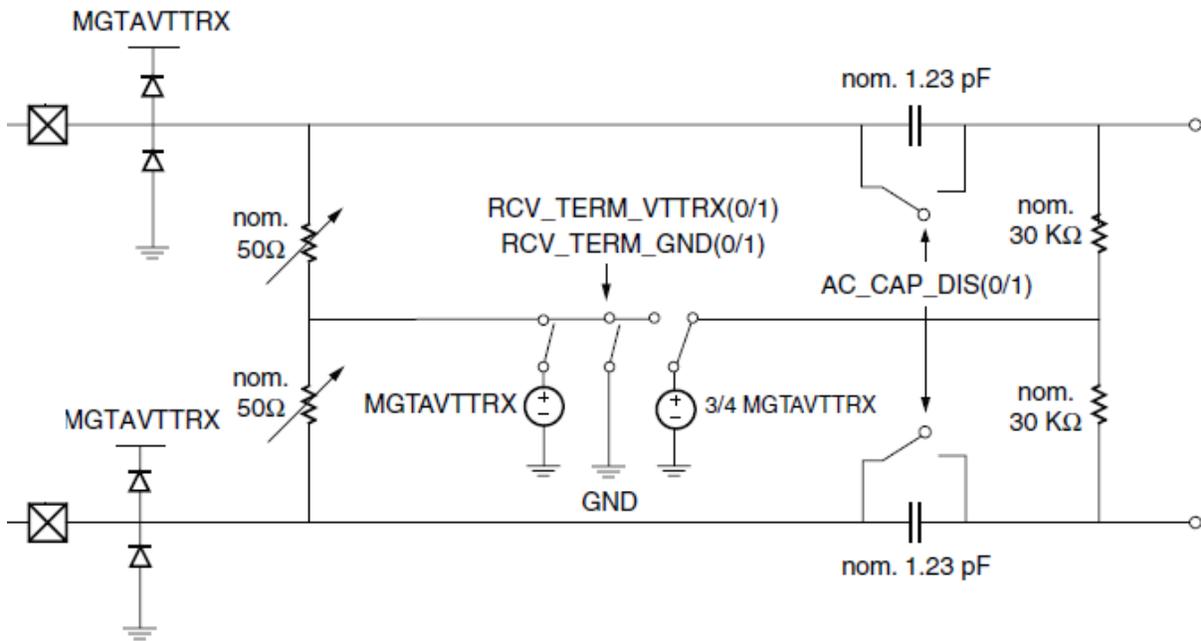
Com'è ora:



Questa configurazione non è stata testata.

Dovrebbe andare bene, da Chicago ci hanno suggerito di usare gli SY58600 poiché avendo l'uscita CML non hanno bisogno di terminazione.

GTP_IN Schema del Receiver



GTP_OUT Schema del Trasmitter

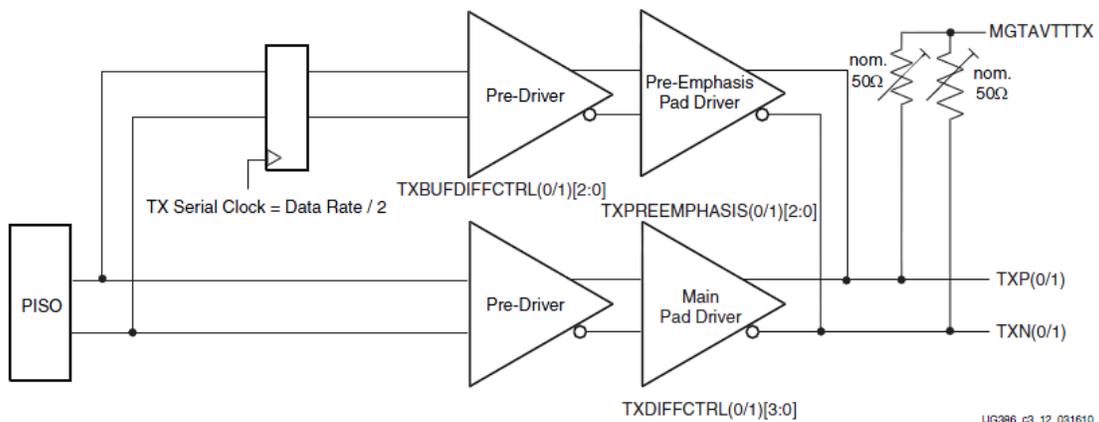


Figure 3-19: TX Driver Block Diagram

UG386_c3_12_031610