



Contribution ID: 52

Type: **not specified**

Prime esperienze con il processore Intel MIC

Thursday, 17 May 2012 16:35 (25 minutes)

Il co-processore Many-Integrated Core rappresenta la risposta di Intel alla richiesta di hardware adeguato all'esecuzione di programmi paralleli. La sua caratteristica principale dal punto di vista della programmazione e' la compatibilita' con l'architettura x86 e il conseguente supporto per codice scritto nei linguaggi tradizionali (C, C++ e FORTRAN). La presentazione illustrera' le prime esperienze di porting di codice sull'architettura MIC.

Presenter: Dr GIACOMINI, Francesco (CNAF)

Session Classification: Technology tracking