

Strip Chip Simulations Update

Filippo Giorgi

13-1-2012

- Interazione delle due controparti debuggata
- Aumentato il rate a 1.5 MHz/Strip
- Diminuito il trigger rate a 150 kHz (periodico)
- Le due parti interagiscono senza bloccarsi e non si verificano intasamenti nelle code del readout periferico
- Il controllo manuale delle hit NON ha ancora dato esito positivo → mismatch marcato: problema non troppo nascosto.
- Svilippo del sistema di controllo incrociato automatico delle hit:
 - Creazione della lista delle hit storate nel buffer
 - Strip_n + TS associato + Tempo di ingresso nel buffer
 - Creazione della lista hit in uscita dal chip (come per i pixel)
 - Programmi C++ di controllo da sistemare (piu' semplice in questo caso l'algoritmo di controllo dell'efficienza della sola parte digitale DAL bufer AL bus di uscita).

Le liste per il controllo incrociato

Lista delle hit che entrano nel buffer

TS	Strip
01	27
01	22
01	112
02	3
02	59

Lista dei trigger che sono stati impartiti

TS	Trig
01	1
02	0
03	0
04	0
05	0

Estraggo la lista delle hit che mi aspetto in uscita

TS	Strip
01	27
01	22
01	112

Lista delle hit in uscita

TS	Strip
01	22
01	112
01	27
..	...
...	...

Controllo incrociato