

**SiPM elettronica**

**Report of Contributions**

Contribution ID: 27

Type: **not specified**

## RDO board

*Tuesday, 26 November 2024 09:05 (1 minute)*

necessità di un secondo chip SiLab per generazione di un secondo clock.

Giovanni è andato avanti sullo schematico.

bisogna contattare ARTEL perché è un componente in più.

DEADLINE per decisione lunghezza pig-tail VTRX+.  
metà dicembre.

occhio alla luce che esce dal VTRX+ e dalla sua pig-tail.

visita a laboratorio LHCb CERN dove ci hanno detto questo, loro hanno inscatolato in qualche modo il VTRX+ e la pig-tail arrotolata su se stessa.

no margine per prove di luce ora, ma forse possiamo fare prove meccaniche VTRX+.

**Presenters:** FALCHIERI, Davide (Istituto Nazionale di Fisica Nucleare); TORROMEO, Giovanni (Istituto Nazionale di Fisica Nucleare); ANTONIOLI, Pietro (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 28

Type: **not specified**

## FEB board

*Tuesday, 26 November 2024 09:04 (1 minute)*

mandato ordine per produzione di 10+10 fake FEB boards

**Presenter:** MIGNONE, Marco (TO)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 29

Type: **not specified**

## SiPM carrier board

*Tuesday, 26 November 2024 09:02 (1 minute)*

GERBER pronti, abbiamo mandato la richiesta di offerta per capire i costi

produzione di 4x carrier v2 da popolare con

- 2x con i sensori UVE da 75 um
- 1x con i sensori UVE da 50 um
- 1x vuota

produzione di 8x carrier v3 da popolare con

- 1x con i sensori UVE da 75 um
- 4x con una sola matrice standard da 50 um (smontati dalle carrier v2 parziali)
- 3x vuote (prove meccaniche, termiche, quel che vogliamo)

**Presenter:** BALDANZA, Casimiro (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 30

Type: **not specified**

## Irraggiamenti elettronica

*Tuesday, 26 November 2024 09:45 (1 minute)*

abbiamo due sessioni irraggiamento a Trento-TIFPA in programma.  
abbiamo un piano di elettronica da irraggiare che è in fase di raffinamento

da capire se riusciamo a pagare, perché azienda sanitaria Trento non è su MEPA.  
firmato patto responsabilità, devono registrarsi su Ubuy

preparazione elettronica

- Alinx FPGA
- Sandro andato avanti e la scheda pinga
- next IPbus e software per monitor upset & co.
- SiLab
- pronti per monitor di base
- provare step con cui si monitora via Alinx FPGA
- AtTiny
- Luigi aveva già fatto cose

**Presenter:** ANTONIOLI, Pietro (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Altro

Contribution ID: 32

Type: **not specified**

## SiPM annealing

*Tuesday, 26 November 2024 09:01 (1 minute)*

dobiamo iniziare a pensare a sviluppo schede per fare annealing integrato.

Fabio chiede a MarcoM gli impegni che ha nella coda.

Idealmente avere la scheda in mano a fine maggio.

**Presenter:** RIGNANESE, Luigi Pio (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: **34**

Type: **not specified**

## MasterPanel board

*Tuesday, 26 November 2024 09:08 (1 minute)*

sapere se definiti i pinout dei connettori.

aggiornate slides

**Presenter:** MALAGUTI, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 35

Type: **not specified**

## Acquisti e ordini

*Tuesday, 26 November 2024 09:29 (1 minute)*

credo sia arrivato tutto quello che serve per irraggiamento TIFPA  
forse non è ancora arrivata la scheda con i regolatori per la RDO

**Presenter:** PREGHENELLA, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale



Contribution ID: **36**

Type: **not specified**

## **PDU services**

*Tuesday, 26 November 2024 09:07 (1 minute)*

Dobbiamo fare al più presto una review dei servizi e dei connettori sulla PDU: FEE LV, SiPM bias e annealing, NTC temperature, GND, altro

**Presenter:** PREGHENELLA, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 39

Type: **not specified**

## **PDU integration**

*Tuesday, 26 November 2024 09:06 (1 minute)*

**Presenter:** PREGHENELLA, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: **40**

Type: **not specified**

## SiPM sensors

*Tuesday, 26 November 2024 09:00 (1 minute)*

matrici e sensori singoli sono stati acquistati, ordine in progress.

12 matrici UVE da 75 um

4 matrici UVE da 50 um

30 singoli UVE da 75 um

30 singoli UVE da 50 um

con questi ci facciamo 6 carrier V1 popolate con 2 righe di SiPm per irraggiamenti & co.

**Presenter:** PREGHENELLA, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 41

Type: **not specified**

## ALCOR chip

*Tuesday, 26 November 2024 09:03 (1 minute)*

prima sottomissione possibile nel MPW di UMC è il 31 marzo.  
ordini per MPW e packaging sono in amministrazione (impegno 2024).

chip non prima dell'estate, poi packaging...

**Presenters:** COSSIO, Fabio (Istituto Nazionale di Fisica Nucleare); DELLACASA, Giulio (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 42

Type: **not specified**

## Investigazione Rollover

*Tuesday, 26 November 2024 09:46 (1 minute)*

vedi discussione ultimo ALCOR day

**Session Classification:** Altro

Contribution ID: 43

Type: **not specified**

## Supporto per ePIC-Genova

*Tuesday, 26 November 2024 09:47 (1 minute)*

missione a Genova il 12-13 Novembre per installazione setup ALCOR.  
porteremo un dimostratore che possa funzionare ai loro scopi iniziali.

porting del firmware KC705 per la VC707 in progress, serve a Genova ed è utile per noi

**Session Classification:** Altro

Contribution ID: 44

Type: **not specified**

## Supporto per DRD4 WP3

*Tuesday, 26 November 2024 09:48 (1 minute)*

sistema con scheda ALCOR-DUAL.  
discussione in corso.

**Session Classification:** Altro

Contribution ID: 45

Type: **not specified**

## Supporto per ePIC-Trieste

*Tuesday, 26 November 2024 09:49 (1 minute)*

missione a Trieste il 17-18 Dicembre per portare un minimo di elettronica per caratterizzare SiPM in modo analogico e spiegare i passi da seguire

- 1x scheda adapter IV
- 1x scheda Carrier V1 con qualche SiPM
- qualche cavetto

**Session Classification:** Altro