

**SiPM elettronica**

**Report of Contributions**

Contribution ID: 27

Type: **not specified**

## RDO board

*Tuesday, 24 September 2024 09:05 (1 minute)*

sembra più opportuno avere pin programmazione ATTINY su connettore LV.  
5 pin sulla LV?  
forse meglio mettere un 3-pin header dedicato.

Vsense sulla RDO?  
sarà sulla MasterPanel.

lunedì prossimo richiesta offerta a 2 ditte.

**Presenters:** FALCHIERI, Davide (Istituto Nazionale di Fisica Nucleare); TORROMEO, Giovanni (Istituto Nazionale di Fisica Nucleare); ANTONIOLI, Pietro (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 28

Type: **not specified**

## **FEB board**

*Tuesday, 24 September 2024 09:04 (1 minute)*

**Presenter:** MIGNONE, Marco (TO)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 29

Type: **not specified**

## SiPM carrier board

*Tuesday, 24 September 2024 09:02 (1 minute)*

Se avessimo il master pronto, farei una prova di produzione. Magari con una procedura di rework per provare a recuperare qualche matrice dalle carrier v2 (tipo quelle singole). Capire da ditta SCEN cos ne pensano, quando ne avevamo parlato in passato erano positivi.

**Presenter:** BALDANZA, Casimiro (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: **30**

Type: **not specified**

## Irraggiamenti elettronica

*Tuesday, 24 September 2024 09:45 (1 minute)*

Abbiamo due sessioni irraggiamento a Trento-TIFPA in programma. Dobbiamo fare il piano di quale elettronica irraggiamo, se e come.

**Presenter:** ANTONIOLI, Pietro (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Altro

Contribution ID: **32**

Type: **not specified**

## **SiPM annealing**

*Tuesday, 24 September 2024 09:01 (1 minute)*

**Presenter:** RIGNANESE, Luigi Pio (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 34

Type: **not specified**

## MasterPanel board

*Tuesday, 24 September 2024 09:08 (1 minute)*

sapere se definiti i pinout dei connettori.

**Presenter:** MALAGUTI, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 35

Type: **not specified**

## Acquisti e ordini

*Tuesday, 24 September 2024 09:29 (1 minute)*

**Presenter:** PREGHENELLA, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: **36**

Type: **not specified**

## **PDU services**

*Tuesday, 24 September 2024 09:07 (1 minute)*

Dobbiamo fare al più presto una review dei servizi e dei connettori sulla PDU: FEE LV, SiPM bias e annealing, NTC temperature, GND, altro

**Presenter:** PREGHENELLA, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 39

Type: **not specified**

## **PDU integration**

*Tuesday, 24 September 2024 09:06 (1 minute)*

**Presenter:** PREGHENELLA, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 40

Type: **not specified**

## SiPM sensors

*Tuesday, 24 September 2024 09:00 (1 minute)*

Discussione con ingegneri Hamamatsu ai primi di agosto. Sono in grado di fornirci matrici UVE con resina siliconica. Devono verificare quantitativi e farci sapere quante matrici ci possono vendere e a che prezzo.

Hamamatsu risponde che 12 matrici UVE sono disponibili con consegna 3 mesi. Eventualmente 100 matrici con consegna 10 mesi.

Proposta:

- 2 PDU v2 con matrici UVE (8 matrici)
- 1/2 PDU v3 con matrici UVA (4/8 matrici)
- punterei anche a prenderne di SiPM singoli per test lab/irraggiamento/...

**Presenter:** PREGHENELLA, Roberto (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 41

Type: **not specified**

## ALCOR chip

*Tuesday, 24 September 2024 09:03 (1 minute)*

**Presenters:** COSSIO, Fabio (Istituto Nazionale di Fisica Nucleare); DELLACASA, Giulio (Istituto Nazionale di Fisica Nucleare)

**Session Classification:** Sviluppo elettronica per prototipo finale

Contribution ID: 42

Type: **not specified**

## Investigazione Rollover

*Tuesday, 24 September 2024 09:46 (1 minute)*

vedi discussione ultimo ALCOR day

**Session Classification:** Altro