

Servizio Elettronica

Previsione attività 2025

Flavio Loddo

Composizione personale nel 2025:

- Michele Papagni (in quiescenza da gennaio/febbraio 2025)
- Francesco Maiorano
- Matteo Rizzi

- Francesco Caterina (TD-PNRR, fino al 30 giugno 2025)
- Michele Morga (TD-PNRR, fino al 30 giugno 2025)
- Milena Vurro (TD-PNRR, fino al 30 giugno 2025)

Richieste DOT1

Sigla	Descrizione attività	Impegno (Mesi Persona)
LHCb	Progettazione PCB scheda test FATIC4	0.5
LHCb	Montaggio scheda test FATIC4	0.5
LHCb	Progettazione PCB scheda FE FATIC4	2
LHCb	Progettazione PCB scheda concentratore FE -> MOSAIC	1
CMS (RPC)	Assistenza su elettronica di lettura RPC	1
CMS (GEM)	Supporto test e integrazione dell'elettronica nello stack di ME0 al CERN	1
CMS (GEM)	Supporto assemblaggio di ME0 (saldatura componenti SMD)	1
CMS (TRK)	Test alimentatori TRACKER Fase 2 al CERN	1
RD_MUCOL	Supporto per la lettura dei layer attivi (basati su tecnologia MPGD) del prototipo di un calorimetro adronico per un futuro esperimento al Muon Collider con FATIC3	1
RD_FCC	Supporto per test di componenti elettronici per prototipi di camere/tubi a drift per FCC	1
Hyper-K	Supporto installazione strumentazione e cavi in laboratorio Bari	0.5
	Totale DOT1	10.5

Richieste DOT2

Sigla	Descrizione attività	Impegno (Mesi Persona)
CTA	Progettazione PCB per SMART3 per telescopio SCT	2
HERD_DMP	Progettazione PCB per il nuovo prototipo PSD	1
HERD_DMP	Assemblaggi per attività di test in laboratorio	1
NUSES	Eventuale re-work SiPM carrier board fibre	(0.5)
SpaceltUp - ASI	Progettazione PCB per SMART LowPower (se chip disponibile)	(1)
SpaceltUp - ASI	Montaggio schede elettroniche per SMART LowPower (se chip disponibile)	(1)
ADAPT	Progettazione PCB per SiPM carrier board (probabilmente già in Q3-Q4 2024)	(1)
ADAPT	Progettazione PCB per concentratore segnali SiPM (probabilmente già in Q3-Q4 2024)	(1)
	Totale DOT2	4+(4.5)=8.5

Richieste DOT3

Sigla	Descrizione attività	Impegno (Mesi Persona)
ALICE(ITS3)/ePic	Supporto setup di lettura per Baby-Moss	0.5
ePic	Eventuale progettazione PCB di un secondo dissipatore termico per mockup finalizzato a studi termici	(1)
PRIN_2022ljt55r (sin. ALICE)	Supporto setup di lettura stack di sensori	1
PRNN_Prinx7f7 (sin. ALICE)	Progettazione PCB per chip Alpide/Altide a scopo di sonda intra-operatoria	1
ALICE (RICH)	Modifiche PCB scheda di read-out di SiPM per misure di tempi di volo (adapter, feedthrough...).	1
ALICE (RICH)	Supporto test-beam	0.5
ALICE (RICH)	Eventuale progettazione PCB per nuovo ASIC	(1)
	Totale DOT3	4+(2)=6

Richieste DOT5

Sigla	Descrizione attività	Impegno (Mesi Persona)
FRIDA/SHINE	Supporto installazione strumentazione e cavi in laboratorio Bari	0.5
	Totale DOT5	0.5

Richieste PNRR

Sigla	Descrizione attività	Impegno (Mesi Persona)
PNRR CTA+	Implementazione procedure quality control PMT per LST	3
PNRR CTA+	Implementazione procedure di quality control elettronica LST	3
PNRR CTA+	Integrazione elettronica LST	6
PNRR CTA+	Caratterizzazione funzionale SiPM produzione CTA+	6
PNRR CTA+	Progettazione e disegno di PCB per caratterizzazione SiPM e accoppiamento con elettronica di readout	2
PNRR CTA+	Disegno e definizione procedure Quality control test schede SMART3	4
PNRR KM3NET	Integrazione moduli elettro-ottici delle detection units	12

- Totale impegno (no PNRR):
 - 25.5 MP
 - 19 MP su attività “certe”
 - 6.5 MP su attività “probabili ma non confermate”
- Totale disponibilità: 21 MP

- Attività PNRR CTA+
 - Richieste: 24 MP
 - Disponibilità: 24 MP (assumendo 2 P per l’anno intero, incluse ferie)

- Attività PNRR KM3NET
 - Richieste: 12 MP
 - Disponibilità: 12 MP (assumendo 1 P per l’anno intero, incluse ferie)