

□ Attività di ricerca appena iniziata incentrata su deployment di ML models su FPGA

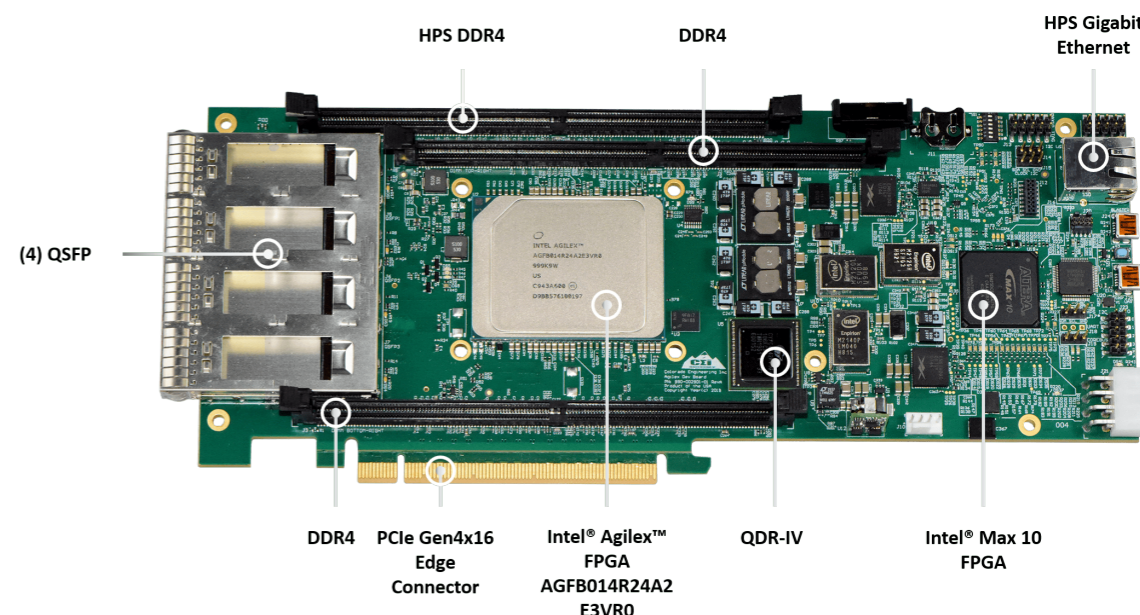
- Sia per studi di trigger di Level-1 per CMS
 - tau-tau regression for low pT tau trigger
 - W->3 pions for Phase-2 CMS Scouting @ L1
- Sia per utilizzo di FPGA in HPC-like environment

□ A meta' anno dovrebbe arrivare un cluster di FPGA

- 8 xilinx U55c e 8 intel Agilex, tutte interconnesse con fibra.
 - Finanziato sul progetto Terabit
- Questo cluster e' pensato come risorsa condivisa a disposizione di progetti di interesse per il CN - Spoke2
 - LHCb tracking at L1
 - CMS/ATLAS development for HL-LHC
 - Etc. Etc.
- The cluster will be made available also by the cloud infrastructure

□ Persone coinvolte

- Valentina Camagni (PhD student)
- Francesco Brivio (Tecnologo TD)
- Paolo Dini (Ric. INFN)
- Pietro Govoni (Prof. Unimib)
- Simone Gennai (Primo Ric. INFN)



<https://agenda.infn.it/event/38191/>

Introductory course on HLS, Conifer and the BondMachine

Introductory course to HLS FPGA programming.

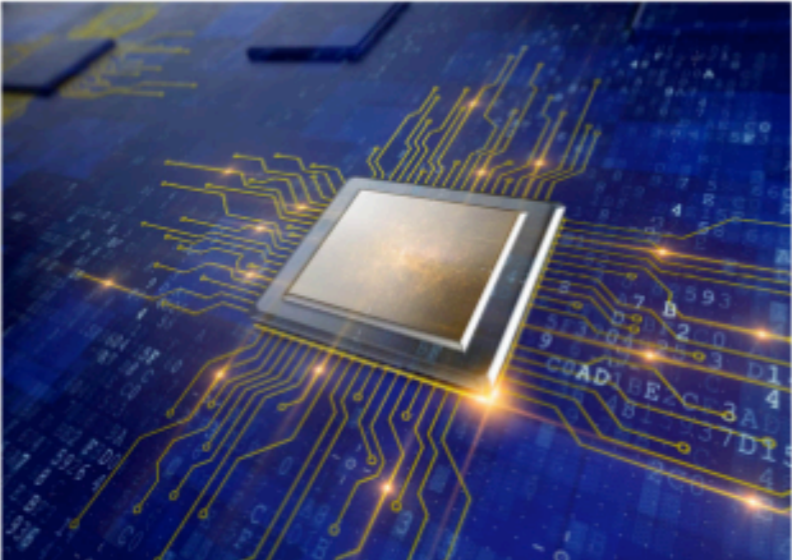
27-30 Nov 2023
Europe/Paris time zone

Enter your search term

- Overview
- Timetable
- Contribution List
- Registration
- Participant List

ICSC
Centro Nazionale di Ricerca in HPC,
Big Data and Quantum Computing

Introduction to FPGA programming.



- Lectureres
 - Giovanni Petrucciani (CERN)
 - Sioni Summers (CERN)
 - Mirko Mariotti (Perugia)
- Tutors
 - Marco Lorusso
 - Giulio Bianchini
- Technical support:
 - Carmelo Pellegrino
 - Diego Michelotto
 - ML_INFN for providing the HW