

Servizio Elettronica

Previsione attività 2024

Flavio Loddo

Composizione personale nel 2024:

- Francesco Maiorano
- Michele Papagni
- Matteo Rizzi

- Francesco Caterina (TD-PNRR, dal 1 luglio 2023)
- Michele Morga (TD-PNRR, dal 1 luglio 2023)
- Milena Vurro (TD-PNRR, dal 1 luglio 2023)

Richieste 1/4

Sigla	Descrizione attività	Impegno (Mesi Persona)
LHCb	Disegno scheda FE per RPC con FATIC3	1.5
LHCb	Disegno scheda FE per uRwell con FATIC3	1.5
LHCb	Disegno scheda concentratore FE -> MOSAIC	1
CMS (RPC)	QC iRPC produced in ext prod facilities CERN/Ghent	0.5
CMS (RPC)	Assistenza su elettronica di lettura RPC	0.5
CMS (GEM)	Supporto costruzione SuperCamere	1
CMS (GEM)	Supporto attività' di laboratorio e preparazione assembly kits	1
CMS (GEM)	Supporto assemblaggio in GE2/1 (SMD Soldering)	1
CMS (TRK)	Assistenza su elettronica di lettura moduli	1
RD_MuCol	Supporto per progettazione PCB di front-end con chip tipo FATIC per prototipo di un calorimetro adronico basato su MPGD	1
RD_FCC	Supporto per test di componenti elettronici per prototipi di camere/tubi a drift per FCC	1
IGNITE	Disegno PCB e montaggio per test prototipi	1

Richieste 2/4

Sigla	Descrizione attività	Impegno (Mesi Persona)
CTA	Disegno e definizione procedure Quality Control test ADC SMART2	1
FERMI	Disegno PCB per DAQ rivelatori a silicio doppia faccia	1
HERD_DMP	Disegno di PCB per il prototipo completo di un side	1
HERD_DMP	Assemblaggi per attività di test in laboratorio	1
NUSES	Disegno PCB per ottimizzazione DAQ tracciatore a fibre	1
NUSES	Supporto alla programmazione FPGA per controllo DAQ Fibre	1
SpaceltUp - ASI	Disegno e definizione procedure Quality control test schede SMART2 per APT	1
SpaceltUp - ASI	Supporto alla programmazione FPGA per controllo SMART2 per APT	1.5
SpaceltUp - ASI	Disegno PCB collegate al PE -ASI	1
SpaceltUp - ASI	Montaggio schede elettroniche collegate al PE -ASI	1
SpaceltUp - ASI	Supporto alla programmazione FPGA per DAQ PE-ASI	1
T2K	Supporto installazione strumentazione in laboratorio Bari	0.5
T2K	Realizzazione cavi HV e distribuzione segnali	0.5
KM3NET	Supporto attività di laboratorio	1

Richieste 3/4

Sigla	Descrizione attività	Impegno (Mesi Persona)
ALICE-ITS3, EIC_NET	Supporto setup di lettura per super-ALPIDE	0.5
ALICE-ITS3, EIC_NET	Assistenza e caratterizzazione flex ITS3 (in collaborazione con Poliba)	0.5
Pixel Chamber (PRIN 2022, sinergico a Quasimodo) RIPARTI con partner "linearbeam-ITEL" per pCT e "telescopio didattico"	Supporto setup di lettura stack-ALPIDE, i.e. adattamento disegno flex per lettura ALPIDE multipli e loro produzione	0.5
ALICE	Supporto per progettazione scheda di read-out di SiPM per misure di tempi di volo.	1
ALICE	Supporto programmazione FPGA per schede di read-out SiPM	1
Sigla	Descrizione attività	Impegno (Mesi Persona)
SHINE	Disegno scheda distribuzione power e segnali	0.5
SHINE	Supporto installazione setup sperimentale	0.5

Richieste 4/4

Sigla	Descrizione attività	Impegno (Mesi Persona)
PNRR CTA+	Implementazione procedure quality control PMT per LST	3
PNRR CTA+	Implementazione procedure di quality control elettronica LST	6
PNRR CTA+	Caratterizzazione funzionale SiPM produzione CTA+	3
PNRR CTA+	Disegno di PCB per caratterizzazione SiPM e accoppiamento con elettronica di readout	1.5
PNRR CTA+	Quality control test componenti integrati Lfoundry	1.5
PNRR CTA+	Disegno e definizione procedure Quality control test schede SMART3	2
PNRR CTA+	Supporto programmazione FPGA per controllo SMART3	3
PNRR CTA+	Caratterizzazione SMART3	2
PNRR KM3NET	Integrazione moduli elettro-ottici delle detection units	11

- Totale impegno: 63 MP
- Totale disponibilità: 63 MP