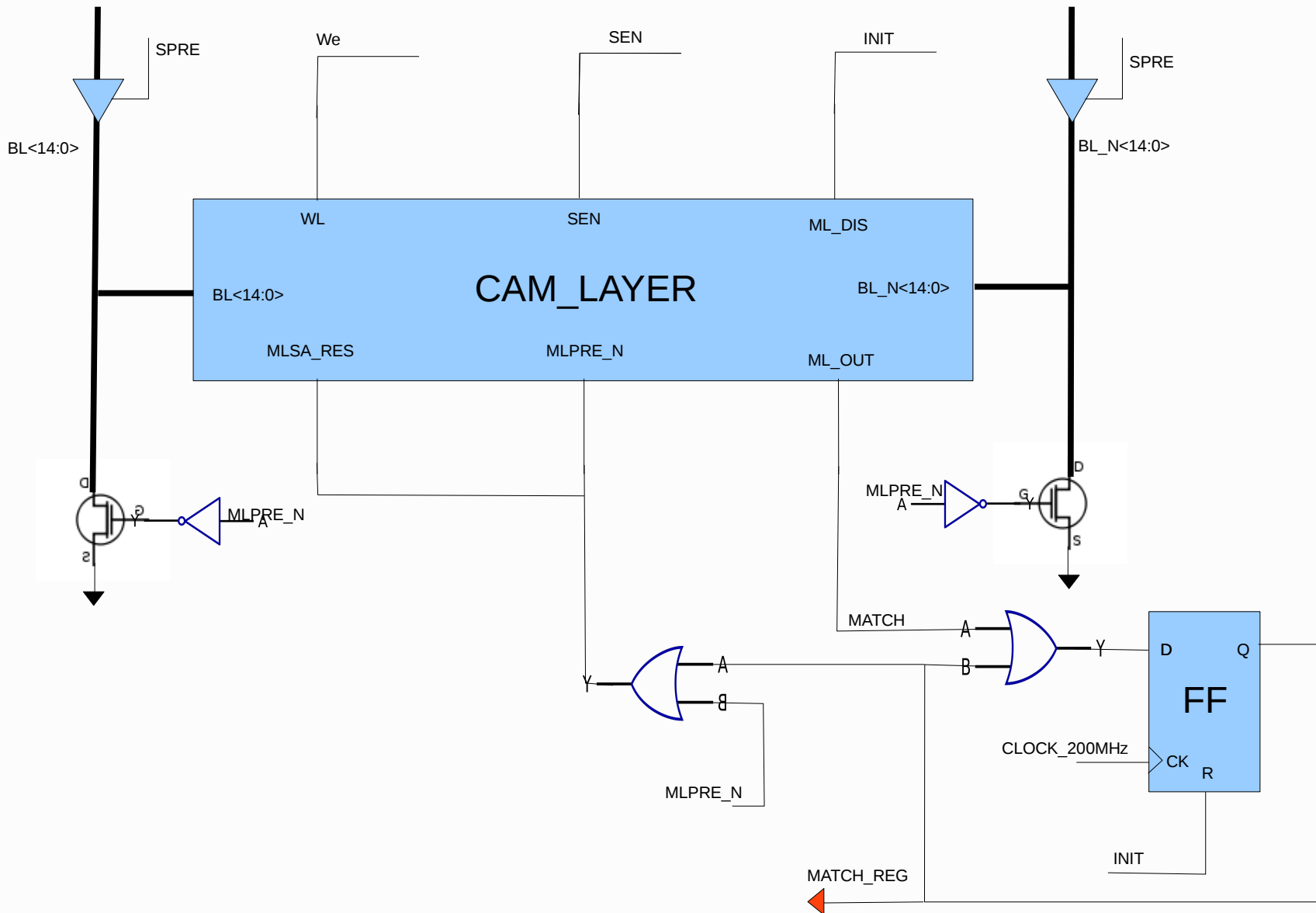
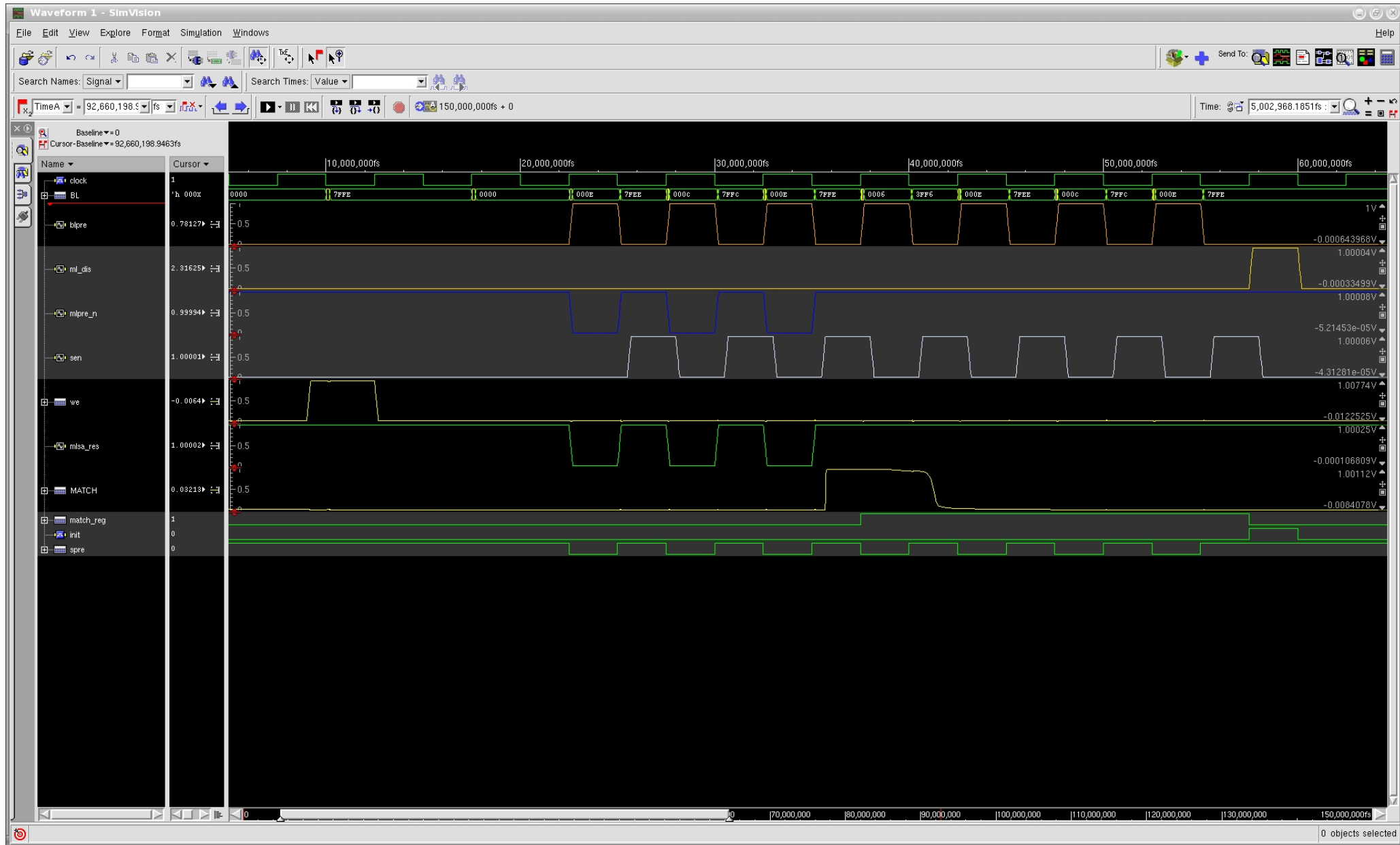


Schema di collegamento di un LAYER della memoria associativa



Simulazione del layer



Simulazione del layer con due cicli di INIT

