
Ultrafast DNN on FPGA: post Zurich

D. Bonacorsi (University of Bologna)

R. Travaglini (INFN Bologna)

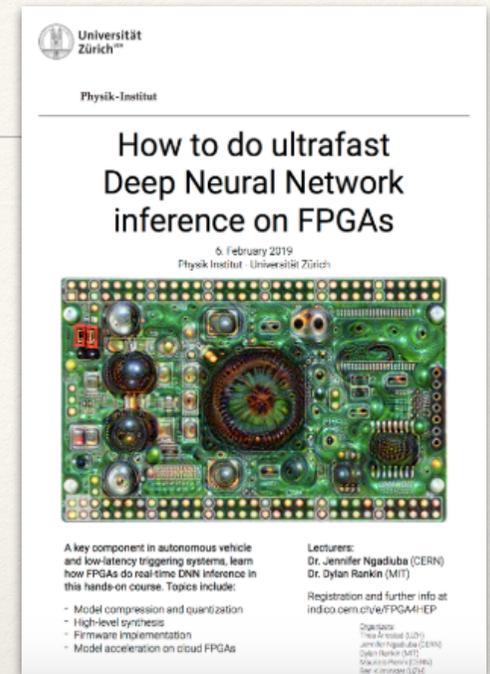
T. Diotallevi (University of Bologna)

ML@FPGA-Bologna, 28 February 2019

Attività 3

Lectures + hands-on in Zurich

- <https://indico.cern.ch/event/769727/>
- 1 day, early Feb
- partecipanti BO: DanieleB, RiccardoT, TommasoD



Idea: ripetere gli hands-on su risorse "nostre" (a Zurich erano su AWS). Interessante perche' negli esercizi c'erano modelli tipici per HEP, e l'approccio verso FPGA (vivado, SDaccel) sarebbe da ri-studiare con maggiore calma. Non da intendersi come un'attività stabile nel gruppo, ma one-shot.

Goal: capitalizzare l'esperienza nonché transire conoscenze al gruppo (a chi non c'era), e costruire da lì.