

---

# Status della attività ATLAS TDAQ a Napoli

Run 2 operations, Phase1 & Phase2

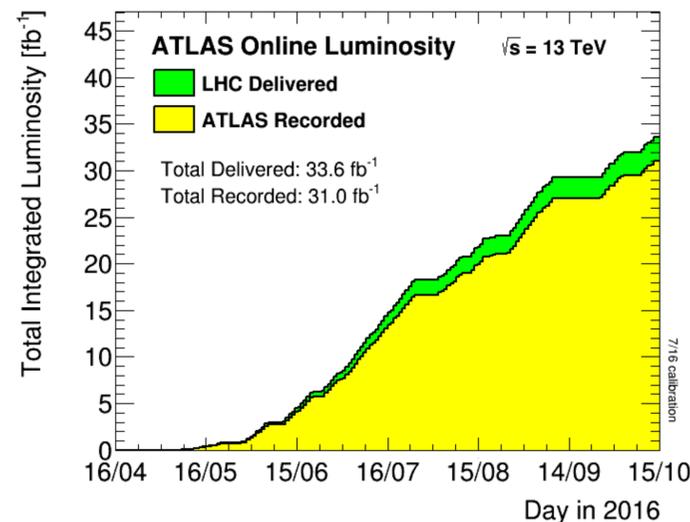
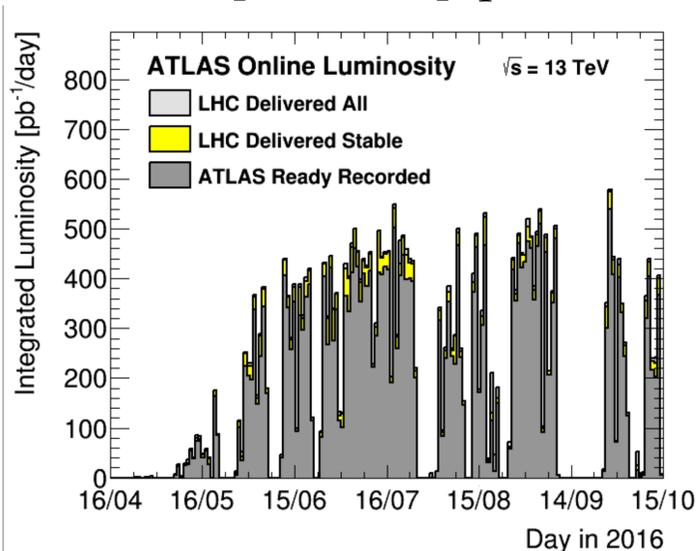
Vincenzo Izzo

---

Napoli, 18 ottobre 2016

# Run2 Operations

- Presa dati su collisioni p-p quasi completata (fino al 26 ottobre 2016, poi p-Pb)  
(efficienza ATLAS al  $\sim 92\%$ ,  $\sim 31 \text{ fb}^{-1}$  raccolti nel 2016)
- **L1 Muon Trigger Operation:** F. Conventi\*, M. Della Pietra\*, V. Izzo\*, S. Perrella (al 20%, da maggio 2016), E. Rossi\*
- Manutenzione e migliorie su software TDAQ: M. Della Pietra, V. Izzo, S. Perrella  
aggiornamento software per il trigger dei muoni di I liv., resynch, recovery
- Studio di danneggiamento di FPGA in ambiente con radiazioni ionizzanti (Progetto **ROAL** - SIR): FPGA esposta a radiazione in caverna [ago 2016], cavi già in loco [feb 2016], protocollo da testare in lab: R. Giordano, V. Izzo, S. Perrella

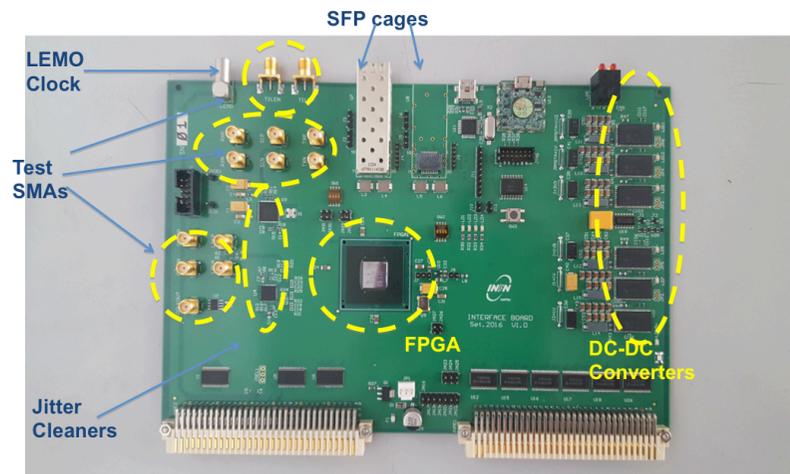


\* impegnato  
su didattica

# Phase1 & Phase2

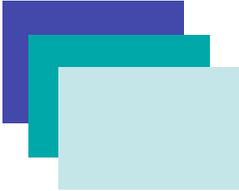
## PHASE 1 (~ 2019)

- **sviluppo, realizzazione e test delle schede MuCTPI Interfaces**, per trasferire i dati di trigger delle SL, su fibra ottica, da USA15 verso il CTP: M. Della Pietra, G. Di Luca, R. Giordano, V. Izzo, S. Perrella
- **Sviluppo firmware e partecipazione a test delle schede PAD Trigger boards**, per algoritmo di selezione on-detector dei dati delle sTGC (New Small Wheels): M. Della Pietra, R. Giordano, V. Izzo, N. Marino, S. Perrella



## PHASE 2 (~ 2024)

- **L1 Muon Barrel**, sostituzione elettronica on-detector (PAD-> DCT), aggiunta camere RPC BI (Barrel Inner), Sector Logic da sostituire [riceverà dati da RPC+TileCal+MDT(?]): M. Della Pietra?, R. Giordano, V. Izzo
- **High-eta tagger**, ad eta > 4 ed elevato rate: -- -- --



# Attività 2017

---

- Presa dati su collisioni p-p (recommissioning con beam: aprile 2017)
- **L1 Muon Trigger Operation:** F. Conventi\*, M. Della Pietra\*, V. Izzo\*, S. Perrella (al 20%), E. Rossi\*
- Manutenzione e migliorie su software TDAQ: M. Della Pietra, V. Izzo, S. Perrella
- **Test di integrazione prototipi al CERN e produzione delle schede MuCTPI Interfaces:** M. Della Pietra, G. Di Luca, R. Giordano, V. Izzo, S. Perrella
- **Sviluppo firmware e partecipazione a test delle schede PAD Trigger boards,** per il trigger delle sTGC (New Small Wheels): M. Della Pietra , R. Giordano, V. Izzo, N. Marino, S. Perrella
- Studio di danneggiamento di FPGA in ambiente con radiazioni ionizzanti (Progetto **ROAL** – SIR): R. Giordano, V. Izzo, S. Perrella